

PROSES PROSES LOGIK DALAM MIKROPROSESOR

1. Proses NOT

Proses ini meliputi mengambil word dari register, dan membuat komplemen tiap bit dari word tersebut. Untuk membuktikannya bisa dilihat dari proses yang dinyatakan dalam bilangan heksadesimal .

Contoh :

Stuatu mikroprosesor-4 bit melakukan proses NOT. Tentukan bilangan yang ditampilkan dalam seven segmen setelah melakukan proses NOT terhadap isi register berikut :

- a. F b. 0 c. A d. 3

Jawab:

Pertama konversikan terlebih dahulu bilangan heksadesimal tersebut ke bilangan biner, kemudian lakukan komplemen-1, dan kembalikan lagi ke bilangan hexadesimal.

- a. $F_{16} = 1111$ komplemen-1-nya adalah $0000_2 = 0_{16}$; Jadi NOT $F_{16} = 0_{16}$
b. $0_{16} = 0000_2$, komplemen-1-nya adalah $1111 = F$; Jadi NOT $0 = F_{16}$
c. $A_{16} = 1010_2$, komplemen-1-nya adalah $0101 = 5$; Jadi NOT $A = 5_{16}$