

DESKRIPSI MATA KULIAH TEKNIK DIGITAL LANJUT (P), 3 SKS, S1, Ei 351,
SEMESTER 5

Oleh : Ganti Depari JPTE FPTK UPI Bandung

Mata kuliah ini adalah mata kuliah yang pilihan yang disediakan pada program studi elektronika industri sebagai lanjutan dari mata kuliah Teknik Digital. Selesai mengikuti mata kuliah ini, mahasiswa diharapkan mampu menjelaskan dan menerapkan ADC dan DAC, Flip-Flop, Counter, Register, analisis dan sintesis rangkaian sekuensial dengan menggunakan jenis-jenis rangkaian flip-flop. Pelaksanaan kuliah ini menggunakan metode : ceramah, tanya jawab, diskusi dan juga dilengkapi dengan metode resitasi secara terstruktur. Keberhasilan proses belajar mengajar dalam perkuliahan ini dievaluasi berdasarkan UTS, UAS, keaktifan dalam diskusi, dan keberhasilan dalam penyelesaian tugas.

Buku sumber utama dalam perkuliahan ini : “ Modern Digital Electronic”, R.P. Jain, Tata Mc. Graw-Hill Publishing Company Limited, New Delhi, 2003.